PATENT ABSTRACTS OF JAPAN

(11) Publication number:

07-128674

(43) Date of publication of application: 19.05.1995

(51) Int. C1.

G02F 1/1341 G02F 1/13

402,

(21) Application number: 05-276850

(71) Applicant: MATSUSHITA ELECTRIC IND CO

LTD

(22) Date of filing:

05. 11. 1993

(72) Inventor:

OKAZAKI YOSHIYUKI SHINSENJI SATORU

FUJITA SHINGO NAKAO KIYOKO

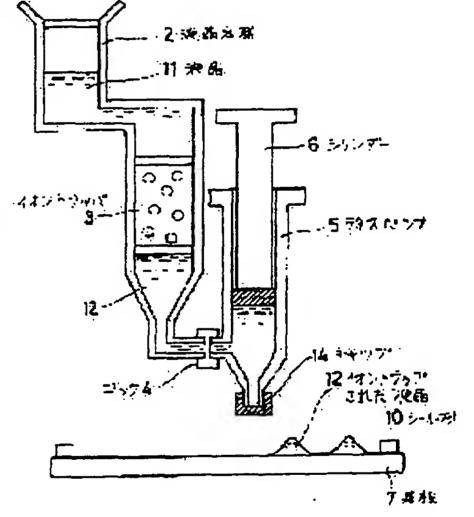
(54) PRODUCTION OF LIQUID CRYSTAL DISPLAY ELEMENT

(57) Abstract:

PURPOSE: To prevent the mixing of impurity ions into a liquid crystal and to eliminate impurity ions by a simple method and to decrease traces of drops, irregular threshold and uneven injection.

CONSTITUTION: Just before a liquid crystal 11 is dropped on the surface of a substrate 7 the periphery of which is surrounded with a sealing material 10, ions are trapped with an ion trapper 3 so as to drop the liquid crystal 11 containing little impurity ions. Then substrates facing to each other are laminated in vacuum. Alternatively, a vacant liquid crystal cell prepared by sticking the peripheral of substrates with a sealing material. Just before the injection port of the vacant liquid crystal cell is dipped in a liquid crystal in vacuum, ions are trapped so

as to directly dip the injection port of the vacant cell in the liquid crystal. Then the gas pressure is returned to atmospheric pressure to perform vacuum injection.



LEGAL STATUS

[Date of request for examination]

02. 11. 2000

[Date of sending the examiner's

04. 06. 2002

decision of rejection]

[Kind of final disposal of application other than the examiner's decision of rejection or application converted registration]

[Date of final disposal for

(19)日本国特許庁(JP)

(12) 公開特許公報(A)

(11)特許出顧公開番号

特開平7-128674

(43)公開日 平成7年(1995)5月19日

(51) Int.Cl. ⁶		識別記号	庁内整理番号	FI	技術表示箇所
G02F	1/1341				
	1/13	101		,	

審査請求 未請求 請求項の数 2 OL (全 4 頁)

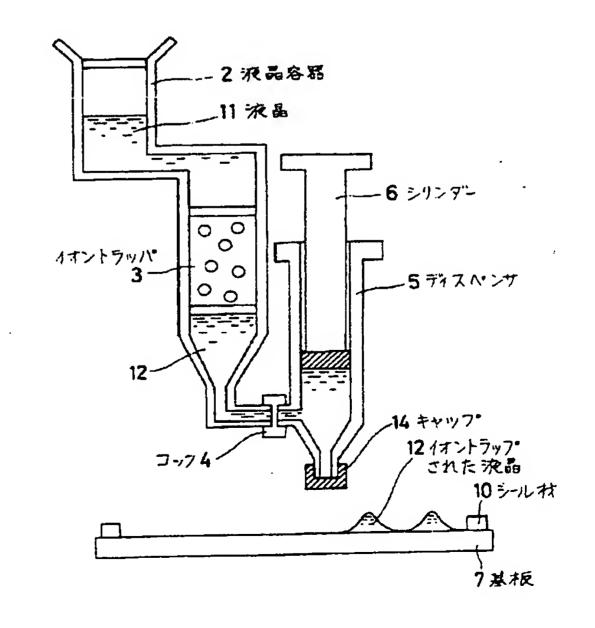
(21)出願番号	特顧平5-276850	(71)出願人 000005821
		松下電器産業株式会社
(22)出願日	平成5年(1993)11月5日	大阪府門真市大字門真1006番地
		(72)発明者 岡崎 禎之
		大阪府門真市大字門真1006番地 松下電器
		産業株式会社内
		(72)発明者 秦泉寺 哲
		大阪府門真市大字門真1006番地 松下電器
	•	産業株式会社内
		(72) 発明者 藤田 賢吾
		大阪府門真市大字門真1006番地 松下電器
		産業株式会社内
		(74)代理人 弁理士 武田 元敏
		最終頁に続く

(54) 【発明の名称】 液晶表示素子の製造方法

(57)【要約】

[目的] 簡単な方法で液晶中への不純物イオンの混入 防止と排除を行い、滴下跡、しきい値むら、注入むらの 低減を図る。

【構成】 周辺をシール材10で囲まれた基板7の表面に 液晶11を滴下する直前にイオントラッパ3でイオントラップを行い、不純物イオンの少ない液晶11を滴下した 後、真空中で相対向する基板を貼り合わせるようにする か、または基板の周囲をシールで貼り合わされた液晶空 セルを、真空中で注入口に液晶を浸す直前にイオントラップを行い、不純物イオンの少ない液晶を空セル注入口 に直接浸し大気圧に戻して真空注入を行うようにしたも のである。



1

【特許請求の範囲】

【請求項1】 周辺をシール材で囲まれた基板表面に被 晶を滴下する工程と、前記基板と相対する基板を真空中 で貼り合わせる工程を有し、前記基板表面にイオントラ ップをかけた液晶を滴下することを特徴とする液晶表示 素子の製造方法。

【請求項2】 基板の周囲をシール材で貼合わせた液晶 空セルの入口を真空中で液晶に浸した後、大気圧に戻す ことで空セル内に液晶を注入する工程を有し、真空中で イオントラップをかけた液晶に空セル入口を浸すことを 10 特徴とする液晶表示素子の製造方法。

【発明の詳細な説明】

[0001]

【産業上の利用分野】本発明は、液晶中への不純物イオ ンの混入を防止し表示品位の高い液晶表示素子の製造方 法に関するものである。

 $\{00002\}$

【従来の技術】以下に、従来の液晶表示素子の液晶充填 方法について図面を用いて説明する。

[0003] 液晶表示素子の相対向する基板間に液晶を 20 充填する方法としては大きく真空注入法と摘下工法の2 つに分けられる。

【0004】図3は真空注入法に属する液晶注入製造シ ステム構成の断面図であり、図3に示すようにシール材 10に入口の開いた液晶空セル8と液晶11を入れたプール 13を密閉容器9内に投入する。真空ポンプ1で密閉容器 9内を減圧した後、液晶空セル8の入口部分をプール13 に浸す。しかる後、密閉容器9内を大気圧に戻すことに より、空セル内との気圧差によってセル内に液晶を注入 し、注入口を封口樹脂で封口硬化するものであった。

【0005】また滴下工法としては、例えば特開昭61-55625号公報に開示されているように、基板表面にシー ル材を印刷形成した後、ディスペンサを用いて等間隔に 液晶を基板に滴下する。その後、減圧下で相対する基板 を徐々に貼り合せ、シール材を硬化する。

【0006】さらに、近年、液晶中に混入する不純物イ オンにより液晶表示素子の表示均一性が低下することが わかり、特開平2-304522号公報や特開平2-304523号 公報に開示されているように、液晶を入れたプールの中 にイオン交換樹脂を入れたり、イオン交換樹脂を含ませ た海綿体を用いて液晶を注入する等の検討が行われてい る。

[0007]

[発明が解決しようとする課題] しかしながら上記方法 では、補充液晶やイオン交換樹脂を混合した液晶または イオン交換樹脂と液晶を含ませた海綿体に外気からの不 純物イオンが混入する等の原因で、不純物イオンを含ん だ液晶が満下されたり注入口付近から不純物イオンが侵 入する等が起こり、急峻性の高いSTN型液晶では印加 電圧によるしきい値が不純物イオンの影響により変化 し、齎下跡,しきい値むら,注入むら等が生じた。

【0008】本発明は、それらの問題点に注目し、簡単 な製造方法で液晶中への不純物イオンの混入防止と排除 を行い、滴下跡,しきい値むら,注入むらの低減を目的 とする。

[0009]

【課題を解決するための手段】本発明は上記目的を達成 するため、周辺をシール材で囲まれた基板表面に液晶を 滴下する直前にイオントラップを行い、不純物イオンの 少ない液晶を滴下した後、真空中で相対向する基板を貼 り合わせるようにするか、または基板の周囲をシールで 貼り合わされた液晶空セルを、真空中で注入口に液晶を 浸す直前にイオントラップを行い、不純物イオンの少な い液晶を空セル注入口に直接浸し大気圧に戻して真空注 入を行うようにしたものである。

[0010]

(作用) 本発明によれば、液晶を外気から遮断すること により大気中からの不純物イオンの混入を防止すると共 に、基板表面もしくは液晶空セルへ液晶を供給する直前 にイオントラップすることにより、不純物イオンの少な い液晶表示素子を提供できる。

[0011]

【実施例】

(実施例1)図1は本発明の第1の実施例における液晶表 示索子の製造システム構成の断面図である。これは液晶 商下工法に属するものであり、図1の液晶容器2に液晶 11を入れ蓋をする。液晶容器2からイオントラッパ3の 上部に液晶11が流れ込み、イオントラッパ3の上部に溜 った液晶11は、イオントラッパ3によりイオントラップ されイオントラッパ3の下部に溜る。ここでディスペン サ5にキャップ14をした後、コック4を開きディスペン サ5のシリンダー6でイオントラップされた液晶12を吸 い上げる。再びコック4を閉じ、ディスペンサ5のキャ ップ14を外し、ディスペンサ5を用いて周囲をシール材 10で囲まれ配向処理を施した透明電極付きガラス基板? に液晶を滴下した後、真空中で同じく配向処理を施した 透明電極付きでスペーサーを散布した基板と貼合わせシ ール材10を硬化して液晶表示素子を作成する。

【0012】次に、こうして作成した液晶表示素子の評 価を行ったところ、イオントラッパを介していない従来 の製造方法に比べ表示品位の高い液晶表示素子であっ た。

【0013】(実施例2)図2は本発明の第2の実施例に よる液晶表示素子の製造システム構成の断面図である。 これは液晶真空注入法に属するものであり、図2の液晶 容器2に液晶11を入れ蓋をする。液晶容器2からイオ ントラッパ3の上部に液晶11が流れ込み、イオントラ ッパ3の上部に溜った液晶11は、イオントラッパ3によ りイオントラップされイオントラッパ3の下部に溜る。 ディスペンサ5と液晶空セル8を密閉容器9に入れ、こ

の密閉容器 9 内を真空ポンプ1 で減圧する。ディスペン サ5にキャップ14をした後でコック4を開き、ディスペ ンサ5のシリンダ6でイオントラップされた液晶12を吸 い上げる。再びコック4を閉じ、ディスペンサのキャッ プ14を外し、液晶空セル8の液晶注入口とディスペンサ 5の先端を接続してイオントラップされた液晶12で浸 す。その後、密閉容器9内を大気圧に戻し注入口を封口 硬化して液晶表示素子を作成する.

【0014】次に、こうして作成した液晶表示素子の評 価を行ったところ、イオントラッパを介していない従来 10 【符号の説明】 の製造方法に比べ表示品位の高い液晶表示案子であっ た。

[0015]

【発明の効果】以上説明したように、本発明は液晶を外 気から遮断さらにイオントラップ直後の液晶を空セル内 に充填することにより、大気中からの不純物イオン混入

を防止および排除することができ、滴下跡、しきい値む ら、注入むらの少ない液晶表示素子を製造できる。

【図面の簡単な説明】

【図1】本発明の第1の実施例における液晶表示素子の 製造システム構成の断面図である。

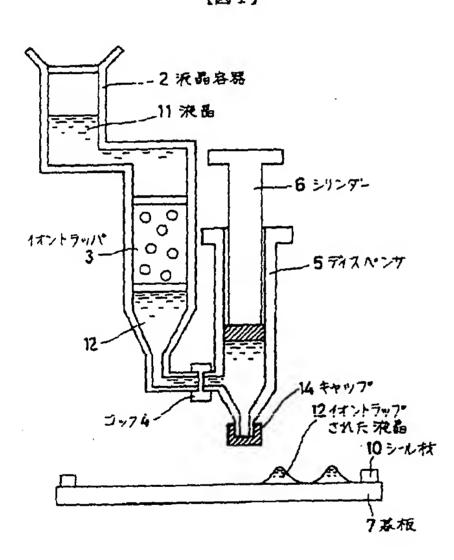
【図2】本発明の第2の実施例における液晶表示素子の 製造システム構成の断面図である。

【図3】従来の真空注入法に属する液晶注入製造システ ム構成の断面図である。

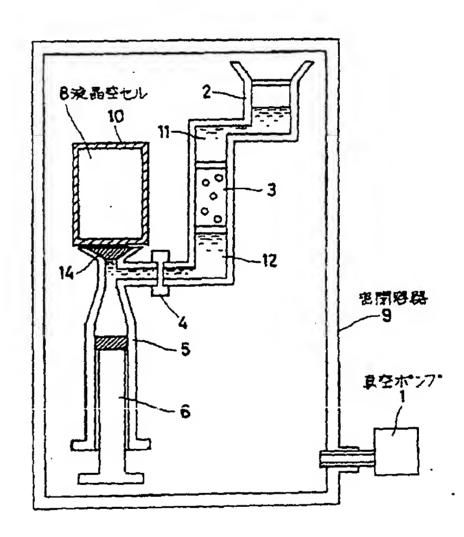
1…真空ポンプ、 2…液晶容器、 3…イオントラッ パ、 4…コック、 5…ディスペンサ、 6…シリン ダ、 7…基板、 8…液晶空セル、 9…密閉容器、

10…シール材、 11…液晶、 12…イオントラップさ れた液晶、 13…ブール、 14…キャップ。

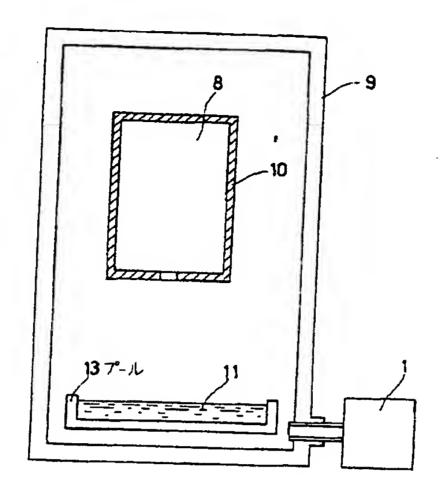
[図1]



[図2]



【図3】



フロントページの統き

(72)発明者 中尾 喜代子 大阪府門真市大字門真1006番地 松下電器 産業株式会社内